

《數位邏輯設計實用級能力認證學術科(第二版)》

書籍信息

版次：1

页数：

字数：

印刷时间：2012年10月27日

开本：

纸张：

包装：平装

是否套装：否

国际标准书号ISBN：9789862766330

內容簡介

台灣嵌入式暨單晶片系統發展協會官方授權教材

「證照課程合一」

本書除了詳細介紹數位邏輯設計的基礎觀念與實作工具的使用外，並提供數位邏輯設計丙級能力認證學術科試題完整易懂之解說。

本教材具課程證照合一之實質效益，除了能增進學生在數位邏輯及介面電路設計的能力與興趣外，更有助於提高證照的通過率與升學暨就業的競爭力。

光碟內容：Data Sheet軟體工具習題解答學術科試題模擬組合邏輯電路設計影音教學

數位邏輯設計實用級(丙級)學術科參考資料

數位邏輯設計實用級(丙級)能力認證試題解析具升學暨就業優勢的證照

目錄：序言 第一篇 數位邏輯基礎概念 第一章 組合邏輯的認識 第二章 CPLD

電路設計與軟體模擬 使用MAX+PLUS II 軟體 第三章 CPLD

電路設計與硬體模擬 使用數位邏輯設計實用級認證實習板 第二篇 CPLD

組合邏輯電路設計與實作 第四章 半加減法器電路設計與實作 第五章 具有致能控制的 2

to 4 解碼器電路設計與實作 第六章 具有優先權的4 to 2 編碼器電路設計與實作 第七章 4 to

1 多工器電路設計與實作 第八章 1 to 4 解多工器電路設計與實作 第三篇 CPLD

序向邏輯電路設計與實作 第九章 CPLD 電子骰子應用電路設計 第十章

二位數計數器序向邏輯電路設計與實作 第十一章 紅綠燈應用電路設計 第四篇

數位電子時鐘電路設計與實作 第十二章 數位電子時鐘電路板介紹與焊接 第十三章

數位電子時鐘硬體電路設計與實作 附錄 A CPLD 燒錄介面 LPT1 與USB

驅動程式的設定 附錄 B 數位邏輯設計實用級學術科測試參考資料 摘要 附錄 C

數位邏輯設計實用級認證學科解答參考書目 附錄 D

數位邏輯設計實用級認證學科試題解析(附錄D 為PDF

格式電子書，請參閱本書隨書光碟)

[顯示全部信息](#)

作者簡介

趙芊逸sp;

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

[更多资源请访问www.tushupdf.com](http://www.tushupdf.com)