

《微型计算机原理与应用（第2版）》

书籍信息

版次：2

页数：

字数：

印刷时间：2008年01月01日

开本：16开

纸张：胶版纸

包装：平装

是否套装：否

国际标准书号ISBN：9787111053590

丛书名：普通高等教育“十一五”规划教材

内容简介

本书主要介绍以8086/8088CPU为核心的16位微型计算机系统及其接口技术。虽然目前高档微机系统已很普及，但8086CPU作为主流微型计算机的基础，能够系统、全面地反映微型计算机系统的工作原理，采用8086/8088CPU介绍微型计算机技术仍具有典型性。

本书在原有教材的基础上进行了修订，并结合计算机技术的发展适当地增加了一些新知识和新技术；力求做到深入浅出，语言精炼，内容完整和系统性强。

在编写本书的过程中，注重理论分析与实际技术相结合，既有原理描述，又有实际应用分析；全书结构组织合理，内容衔接自然，文字通俗流畅，易于理解和学习。例如，本书第二章第一节以计算机信息流的思想讲述微型计算机系统工作的全过程，使学生非常直观、系统地了解计算机工作的基本原理。

目录

前言

第一章 微型计算机系统基础知识

第一节 引言

第二节 微型计算机的应用领域

第三节 计算机中的数和编码

第四节 微型计算机硬件基础知识

思考题与习题

第二章 微型计算机的工作原理和8086微处理器

第一节 微型计算机的工作原理

第二节 8086CPU的结构特点

第三节 8086/8088的引脚功能

第四节 时钟发生器和总线管理芯片

第五节 8086/8088最小模式系统

第六节 8086/8088最大模式系统

第七节 总线占用与释放

思考题与习题

第三章 8086的寻址方式和指令系统

第一节 8086寻址方式

第二节 8086指令系统概况

第三节 8086指令系统

第四节 80X86指令系统介绍

思考题与习题

第四章 8086汇编语言程序设计

第一节 程序设计语言概论

第二节 汇编语言和汇编程序

第三节 汇编语言数据

第四节 伪指令

第五节 8086汇编语言程序设计基础

第六节 汇编语言程序的上机过程和DOS功能调用

第七节 8086汇编语言程序设计

第八节 汇编语言高级应用技术

思考题与习题

第五章 存储器

第一节 存储器简介

第二节 半导体存储器

第三节 存储器的组成

第四节 存储器与CPU的连接

思考题与习题

第六章 输入/输出系统及中断技术

第一节 输入/输出系统概述

第二节 输入/输出端口的编址与寻址

第三节 CPU与外设间数据的传输方式

第四节 8086 CPU的中断方式

第五节 可编程中断控制器8259A及其应用

思考题与习题

第七章 可编程接口芯片

第一节 并行通信与可编程接口芯片8255A

第二节 可编程计数器/定时器8253

第三节 串行通信与可编程接口芯片8251A

第四节 DMA控制器8237A

思考题与习题

第八章 数/模转换和模/数转换

第一节 概述

第二节 数/模(D/A)转换

第三节 模/数(A/D)转换

第四节 部分模/数和数/模转换芯片简介

思考题与习题

第九章 微型计算机的发展与应用

第一节 微型计算机的发展

第二节 X86系列机性能的发展

第三节 微型计算机系统构成

第四节 总线

第五节 应用举例

思考题与习题

附录

附录A 8086/8088指令编码格式

附录B 8086/8088指令编码一览表

附录C 常用指令对标志寄存器标志位的影响表

附录D MS-DOS的功能调用表

参考文献

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

[更多资源请访问www.tushupdf.com](http://www.tushupdf.com)