

# 《数字电子技术与接口技术实验教程》

## 书籍信息

版次：1

页数：

字数：

印刷时间：2013年03月01日

开本：16开

纸张：胶版纸

包装：平装

是否套装：否

国际标准书号ISBN：9787560630106

## 内容简介

在传统数字实验的基础上，本书以Diligent公司的Basys2和Nexys3开发板为平台，将数字逻辑设计与硬件描述语言有机结合，内容延伸到微处理器体系结构，同时展示了如何用Verilog HDL和VHDL在FPGA上设计所学数字逻辑电路以及复杂数字系统。

本书不仅可作为高等学校电气工程、计算机科学与技术、控制科学与工程、电子信息工程、生物医学工程、机械设计制造及其自动化等专业的教材，也可作为数字电路设计工程师和技术人员的参考书。

## 目录

### 导读

### 第一部分 实验硬件和软件平台介绍

#### 第1章 硬件开发平台介绍

##### 1.1 Nexys3硬件平台简介

##### 1.2 Nexys3电源、时钟及外围接口电路

###### 1.2.1 电源

###### 1.2.2 时钟

###### 1.2.3 简单外围设备电路

###### 1.2.4 Pmod连接器

###### 1.2.5 VMODS子板

###### 1.2.6 +VHDC连接器

##### 1.3 Nexys3存储器及FPGA配置

###### 1.3.1 Nexys3开发板上的存储器

###### 1.3.2 FPGA配置

[显示全部信息](#)

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

[更多资源请访问www.tushupdf.com](http://www.tushupdf.com)